



AGENDA

Hol

DEMO & CAREER ZONE

Czekamy na Was przy naszym stoisku, gdzie doradczynie kariery w firmie Intel opowiedzą Wam o możliwościach pracy a także udzielą feedbacku dotyczącego tworzenia dobrego CV oraz cennych wskazówek – m.in. jak się przygotować do rozmowy rekrutacyjnej i zdobyć wymarzoną pracę.

Wspieramy pokolenie młodych inżynierów, którzy będą tworzyć rozwiązania zmieniające świat, dlatego uczestnicy spotkania będą mieli niepowtarzalną możliwość obejrzenia dem, poznania technologii nad którymi pracują inżynierowie Intel w Polsce.

WYKŁADY

10:00 - 10:45

CHIPS - HOW DO WE CHECK THAT THEY WORK? - Michał Bogusz, Piotr Chrobak, Michał Gołek

Sala F

An overview of the modern validation process from an idea to chip production. It covers different methods and stages of ASIC design verification using functional and formal approaches. The presentation gives real-life examples of product validation that are currently on the market. It touches on a bit of history of how the validation processes and methodologies have evolved and what are new trends and directions.

12:00 - 12:45

CAREER DEVELOPMENT - Milena Łuczko

Sala F

Dowiesz się jakie kroki trzeba podjąć, aby dobrze zaplanować swoją karierę zawodową; jaką moc ma LinkedIn, networking i dobrze napisane CV oraz co oferuje Intel, jako pracodawca, młodym osobom wchodzącym na rynek pracy.

12:30 - 13:15

HW ROOT-OF-TRUST & DEVICE ATTESTATION - Marek Zmuda

Aula A

Rozwój systemów IoT, EDGE oraz centrów danych niesie z sobą nowe wyzwania związane z bezpieczeństwem. Komu ufamy? Kiedy możemy powiedzieć, że dane urządzenie jest bezpieczne? Czym jest atestacja urządzenia oraz czy są jakieś standardy? Na te i podobne pytania postaram się odpowiedzieć w czasie prezentacji pt: „Device Attestation & Hardware Root of Trust”.

14:00 - 14:45

FAKE IT TILL YOU MAKE IT: GENERATIVE ADVERSARIAL NETWORKS - Dominika Przewlocka-Rus

Sala F

Modelowanie generatywne z użyciem sieci GAN, czyli fałszerz obrazów kontra wyspecjalizowany detektyw. Kluczowe elementy algorytmu, zastosowanie i współczesne trendy.

14:00 - 14:45

GRAPH NEURAL NETWORKS – THE NEXT FRONTIER OF AI? - Robert Benke

Aula A

W trakcie spotkania wytłumaczę czym różnią się grafowe sieci neuronowe od znanych sieci neuronowych. Pokażę, dlaczego przykuwają one uwagę wszystkich znaczących ośrodków naukowych na świecie i wytłumaczę zasadę działania podstawowych grafowych warstw wraz z przedstawieniem problemów jakie im towarzyszą. Na sam koniec omówionych zostanie kilka problemów, do których już dzisiaj wykorzystuje się grafowe sieci neuronowe w celu poprawy jakości modelu.

14:45 - 15:30

ILE NAPRAWDĘ JEST DWA RAZY DWA - Michał Wiktor

Aula A

Komputer jest uważany za szybką i przede wszystkim nieomylną maszynę liczącą. Czy jednak zawsze możemy wierzyć temu, co dostajemy na ekranie? Wyniki dostarczane przez programy, począwszy od najprostszego kalkulatora a skończywszy na złożonych symulacjach fizycznych, oraz nie zapominajmy, jako rezultat działania algorytmów sztucznej inteligencji są na tyle wiarygodne, że zdążyliśmy już wyrzucić z pamięci pierwszy rozdział podręcznika metod numerycznych, rozdział o błędzie zaokrąglenia. Szukając większej wydajności AI, eksplorujemy uproszczone, szybsze w przetwarzaniu formaty danych. Wracamy powoli tym samym do problemu, o którym zdążyliśmy zapomnieć: czy to, co zwraca funkcja, procedura, klasa jest jeszcze wiarygodną liczbą, czy już szumem? Prelekcja zaprezentuje różne mniej i bardziej oczywiste problemy, związane ze skończoną reprezentacją liczb przez komputery.

15:30 - 16:15

STEROWNIKI KARTY GRAFICZNEJ - DLACZEGO MAM JE ZAKTUALIZOWAĆ? - Jakub Kędzior

Aula A

Aktualizacja sterowników pozwala na uzyskanie lepszej wydajności, poprawienie stabilności i dodanie obsługi najnowszych technologii graficznych. A jak wygląda ich rozwój i testowanie?

WARSZTATY

11:00 - 13:00

ŻYWA SIEĆ NEURONOWA - Michał Wiktor

Laboratorium 730

Czy można wytrenować sieć neuronową „na piechotę”? Tak jak można mnożyć pisemnie, dzielić pisemnie, rozwiązywać układy równań, szukać ekstremów. Wraz z rozwojem komputerów wiele znanych technik obliczeniowych odeszło w zapomnienie. Stare narzędzia i metody zostały zastąpione przez nowe, lepsze, doskonalsze. Na tym właśnie polega rozwój. Na proponowanym warsztacie spróbujemy jednak zrobić kilka dużych kroków wstecz i spróbować wytrenować bardzo prostą sieć nie dysponując operacjami forward, backward i grad. Czy to się ma szansę udać?

14:00 - 16:00

BUILDING ROBOT CARS BASED ON INTEL SOFTWARE - Maksim Masalski

Laboratorium 730

Programming AMR robots using Intel software Edge Insights for AMR. The Edge Insights for Autonomous Mobile Robots (EI for AMR) modules are deployed via Docker* containers for enhanced Developer Experience (DX), flexible deployment in different execution environments, including robot, development PC, server, and cloud. During this workshop students will learn structure of the EI for AMR software, will have hands-on experience with Intel Realsense 3D camera, and how to launch Perception and Navigation applications on the real four-wheel drive robot. Real examples of such kinds of robots you can see in Carrefour and Decathlon that work in Trojmiasto to entertain customers and make inventORIZATION of goods on the shelves inside the shop.

SITE EVENT

11:00 - 12:00

Sala F



WOMEN IN TECH – MENTORING SESSION - Marek Landowski, Katarzyna Cichocka

Droga studentko odkryj swoje super moce z assesmentem Strength Finder i dołącz do sesji mentoringowej w temacie Framework do zarządzania dylematami - Polarity Management.

Zapisz się skanując QR code (liczba miejsc: 25)

13:00 - 14:00

Hol

Networking Lunch students / Intel employees